

Urkunde

über die Eintragung des
Gebrauchsmusters Nr. 20 2016 102 491

Bezeichnung:

Lichtmischungs-Multichip-Gehäuseanordnung

IPC:

H01L 25/075

Inhaber/Inhaberin:

PARAGON SEMICONDUCTOR LIGHTING TECHNOLOGY CO., LTD., New
Taipei City, TW

Tag der Anmeldung:

10.05.2016

Tag der Eintragung:

21.06.2016

Priorität:

11.03.2016 TW 105107561

Die Präsidentin des Deutschen Patent- und Markenamts

Cornelia Rudloff-Schäffer

Cornelia Rudloff-Schäffer

München, 21.06.2016

